|  |  |  |
| --- | --- | --- |
| **CRITÉRIO** | **RISC** | **CISC** |
| *Definição* | *Usa um conjunto reduzido de instruções simples.* | *Usa um conjunto complexo de instruções.* |
| *Quantidade de Instruções* | *Menor, instruções mais simples.* | *Maior, com instruções mais complexas.* |
| *Complexidade das Instruções* | *Simples e uniformes.* | *Complexas e variáveis.* |
| *Velocidade de Execução* | *Maior, pois as instruções são executadas rapidamente.* | *Menor, devido à decodificação de instruções complexas.* |
| *Uso de Hardware* | *Requer mais registradores e menos circuitos complexos.* | *Necessita de mais circuitos dedicados para decodificação.* |
| *Compiladores* | *Maior dependência de compiladores para otimizar código.* | *Menor dependência de otimizações no compilador.* |
| *Exemplos de Processadores/CPU* | *ARM, PowerPC, MIPS.* | *Intel x86, AMD64.* |
| *Aplicações Comuns* | *Dispositivos móveis, sistemas embarcados.* | *Computadores pessoais, servidores.* |
| *Vantagens* | *Maior eficiência energética e velocidade.* | *Melhor compatibilidade com software legado.* |
| *Desvantagens* | *Mais difícil programar em Assembly.* | *Maior consumo de energia e menor eficiência.* |

*Tabela de Comparação*